ФЕДЕРАЛЬНОЕ АГЕНТСТВО ЖЕЛЕЗНОДОРОЖНОГО ТРАНСПОРТА

Федеральное государственное бюджетное образовательное учреждение высшего образования «Петербургский государственный университет путей сообщения Императора Александра I» (ФГБОУ ВО ПГУПС)

ОЦЕНОЧНЫЕ МАТЕРИАЛЫ

дисциплины Б1.В.22 «ЦИФРОВАЯ ЭЛЕКТРОНИКА В СИСТЕМАХ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ»

для специальности 23.05.05 «Системы обеспечения движения поездов»

по специализациям

«Телекоммуникационные системы и сети железнодорожного транспорта»,

1. Планируемые результаты обучения по дисциплине, обеспечивающие достижение планируемых результатов освоения основной профессиональной образовательной программы

Планируемые результаты обучения по дисциплине, обеспечивающие достижение планируемых результатов освоения основной профессиональной образовательной программы, приведены в п. 2 рабочей программы.

2. Задания, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих индикаторы достижения компетенций в процессе освоения основной профессиональной образовательной программы

Перечень материалов, необходимых для оценки индикатора достижения компетенций, приведен в таблицах 2.1 и 2.2.

Таблица 2.1 Для очной формы обучения:

Индикатор достижения компетенции	Планируемые результаты обучения	Материалы, необхо- димые для оценки ин- дикатора достижения компетенции
ПК-1 Технич	неское обслуживание объектов железнодорож	ной электросвязи
ПК-1.2.4. Умеет пользоваться автоматизированной системой, установленной на рабочем месте	 разрабатывать основные элементы цифровых электронных устройств; осуществлять выбор цифровой элементной базы под задачи систем обеспечения движением. 	Практические задания № 1,2.
ПК-1.3.7. Имеет навыки анализа технического состояния объектов железнодорожной электросвязи	 моделирования и приемами построения схемотехники цифровых устройств; 	Практические задания № 1-4. Зачет.

Таблица 2.2 Для заочной формы обучения:

Индикатор достижения компетенции Планируемые результаты обу ния		Материалы, необходимые для оценки индикатора достиже- ния компетенции		
ПК-1 Технич	ПК-1 Техническое обслуживание объектов железнодорожной электросвязи			
ПК-1.2.4. Умеет поль- зоваться автоматизиро- Проектировать основные эле-		Лабораторные работы № 1, 2, -3, 4.		

Индикатор достижения компетенции	Планируемые результаты обучения	Материалы, необходимые для оценки индикатора достиже- ния компетенции
ванной системой, установленной на рабочем месте	-	-
ПК-1.3.7. Имеет навыки анализа технического состояния объектов железнодорожной электросвязи	 моделирования и приемами построения схемотехники 	Практические задания № 1,2. Зачет. Тестовые вопросы 1-50.

Материалы для текущего контроля

Перечень и содержание практических работ 4 семестр для оной формы обучения, 3 курс для заочной формы обучения

Практическая работа №1. Интегральные триггеры.

- 1.Исследование асинхронных RS-триггеров.
- 2.Исследование синхронного RS-триггера.
- 3. Исследование D-триггера.

Практическая работа №2. Исследование ЈК-триггера.

- 1.Исследование режимов работы ЈК-триггера.
- 2.Построение счетчиков на основе ЈК-триггеров.
- 3.Построение делителя частоты на основе ЈК-триггеров.

Практическая работа №3. Исследование мультивибраторов на логических элементах.

- 1. Исследование автоколебательного мультивибратора.
- 2. Исследование ждущего мультивибратора.

Практическая работа №4. Исследование двоичных и недвоичных счетчиков.

- 1. Исследование счетчиков с параллельным переносом.
- 2.Исследование счетчиков с параллельным переносом.

Перечень тестовых вопросов

- 1. Логические элементы на основе технологии ТТЛШ используют:
- биполярные транзисторы;
- полевые с управляющим р-п переходом;
- полевые с изолированным затвором.

- 2. Логические элементы на основе технологии КМОП используют:
- биполярные транзисторы;
- полевые с управляющим р-п переходом;
- полевые с изолированным затвором.
- 3. В чем преимущество КМОП технологии по сравнению с n-МОП технологии:
- повышенное быстродействие;
- отсутствие потребляемой статической мощности;
- технологическая простота изготовления.
- 4. В чем преимущество п-МОП технологии по сравнению с КМОП технологии:
- повышенное быстродействие;
- отсутствие потребляемой статической мощности;
- технологическая простота изготовления.
- 5. Простейшим триггером является:
- асинхронный RS триггер;
- D триггер;
- ЈК триггер.
- 6. Универсальным триггером является:
- синхронный RS триггер;
- D триггер;
- ЈК триггер.
- 7. Счетным триггером является:
- синхронный RS триггер;
- Т триггер;
- D триггер.
- 8. Какой из триггеров меняет свое состояние по заднему фронту импульса синхронизации:
- одноступенчатый;
- двухступенчатый;
- оба.
- 9. Для перевода в счетный режим ЈК триггера необходимо:
- подать логическую единицу на входы Ј и К;
- подать входной сигнал на вход Ј;
- подать входной сигнал на вход К.
- 10. На основе каких триггеров строятся счетчики:
- T;
- D;
- RS.
- 11. Для чего используется регистры:
- хранения п-разрядного слова и выполнения логических преобразований над ним;
- дешифрации двоичных кодов;
- передачи информации.
- 12. Автоколебательный мультивибратор генерирует:
- прямоугольную импульсную последовательность;
- синусоидальный сигнал;
- пилообразный сигнал.
- 13. Ждущий мультивибратор:
- изменяет длительность входного импульса;
- изменяет период входного импульса;
- изменяет форму входного импульса.
- 14. Триггером называют устройство:
- с двумя устойчивыми состояниями;
- с одним устойчивым состоянием;
- без устойчивых состояний.

- 15. Функциональным назначением дешифратора в двоичном счетчике является:
- управление коэф. счета;
- ускорение быстродействия счетчика;
- снижение потребляемой мощности.
- 16. Какая структура счетчика использует закономерность двоичного кода:
- параллельная;
- последовательная;
- обе.
- 17. Наибольшим быстродействием обладает следующая структура АЦП:
- последовательного приближения;
- поразрядного уравновешивания;
- параллельного преобразования. +
- 150. Какая из матриц ЦАП более предпочтительна:
- R-2R;
- R-2R-4R-8R- ...;
- одинаковы.
- 18. В схеме транзисторно-транзисторной логики (ТТЛ) логические функции перемножения или сложения осуществляются:
- много эмиттерным транзистором на входе;
- парафазным усилителем;
- выходным двухтактным усилителем.
- 19. Для цифрового преобазования низкочастотного сигнала предпочтителен АЦП:
- последовательного приближения;
- поразрядного уравновешивания;
- параллельного преобразования.
- 20. Матричный преобразователь свет-сигнал на ПЗС (ССD) использует:
- накопление заряда в потенциальной яме;
- разряд емкости через фотодиод;
- сканирование фотомишени внешним электронным лучом.
- 21. Матричный преобразователь свет-сигнал на КМОП (CMOS) использует:
- накопление заряда в потенциальной яме;
- разряд емкости через фотодиод;
- сканирование фотомишени внешним электронным лучом.
- 22. Какой из преобразователей свет-сигнал получил наибольшее распространение:
- Π3C;
- КМОП;
- ЭЛТ.
- 23. Какой из преобразователей свет-сигнал требует наличие матрицы накопления и теневой матрицы:
- Π3C;
- КМОП;
- ЭЛТ.
- 24. Основной способ регулирования чувствительности матричных преобразователей:
- управление временем выдержки;
- управление диафрагмой объектива;
- управление регулировкой усиления светосигнала.
- 25. В основе OLED экранов используется:
- жидкие кристаллы;
- органические светодиоды;
- плазменные ячейки.
- 26. В основе LED экранов используется:
- жидкие кристаллы;

- органические светодиоды;
- плазменные ячейки.
- 27. Наилучшими яркосно-контрастными характеристиками обладают:
- LCD:
- OLED;
- ЭЛТ кинескопы.
- 28. Преимуществом LED экранов является:
- низкая стоимость;
- качественные параметры;
- макимальная энергоэффективность.
- 29. В чем состоит основное назначение системы Multisim?
- Моделирование электронных устройств.
- Экспериментальное исследование электронных устройств.
- Расчет надежности электронных устройств.
- 30. Какие основные задачи решает система Multisim?
- Задачи структурного синтеза электронных устройств.
- Задачи анализа и структурного синтеза электронных устройств.
- Задачи анализа электронных устройств.

Курсовой проект

4 семестр для оной формы обучения, 3 курс для заочной формы обучения

При изучении дисциплины обучающийся выполняет курсовой проект по теме: Вариант №2«Проектирование аналого-цифровых преобразователей»

Примерный план написания курсового проекта:

- 1.Выполнение полной схемы АЦП, описание работы предложенного АЦП, соответствующих выбранных микросхем и устройств, обеспечивающих работу АЦП. Построение временных диаграмм работы АЦП.
 - 2. Расчет тактового генератора для АЦП.
 - 3. Выбор конкретных базовых микросхем
 - 4.Выбор схемы преобразователя уровней (ПУ) и описание его работы.
 - 5.Выбор типа биполярных транзисторов для схемы ПУ.
 - 6. Расчет схемы ПУ в заданном температурном диапазоне.
 - 7. Расчет мощности, потребляемой ПУ от источника питания.
- 8. Расчет передаточной характеристику ПУ $1)U_{_{6bX}}=f(U_{BX})$ для номинальных параметров схемы и T=25° C
 - 9.Описание схемы интегрального аналога ПУ, если он имеется.

Перечень вопросов к защите курсового проекта Для очной формы обучения (4 семестр/2 курс) Для заочной формы обучения (3 курс)

- 1. Схема ЦАП с матрицей R-2R и R, R/2, R/4, ...
- 2. Схема АЦП последовательного приближения.
- 3. Схема АЦП параллельного преобразования.
- 4. Схема АЦП поразрядного уравновешивания.
- 5. Схема АЦП двойного интегрирования.
- 6. Схемы построения генераторов прямоугольных импульсов на логических элементах.
- 7. Схемы построения генераторов прямоугольных импульсов на операционном усилителе.

- 8. Схемы построения генераторов прямоугольных импульсов на логических элементах.
- 9. Схемы построения генераторов прямоугольных импульсов на триггере Шмилта.
- 10. Критерии выбора транзистора для преобразователя уровня.
- 11. Модель работы преобразователя уровня в программе Multisim.
- 12. Построение передаточной характеристики преобразователя уровня в программе Multisim.

Материалы для промежуточной аттестации

Перечень вопросов к зачету

для очной формы обучения 4 семестра 2 курса, для заочной формы обучения 3 курса

- 1. Схемы и временные диаграммы мультивибратора в автоколебательном режиме.
- 2. Схема и временные диаграммы мультивибратора в ждущем режиме.
- 3. Укорачивающие, разделительные, удлиняющие RC- цепи.
- 4. Основные параметры интегральных логических элементов.
- 5. Логические элементы на биполярных транзисторах: ТТЛ, ТТЛШ.
- 6. Логические элементы на МОП и КМОП структурах.
- 7. Интегральные триггеры: RS, RST, T, D, JK.
- 8. Регистры: с последовательной и параллельной записью кода, реверсивные.
- 9. Асинхронные и синхронные двоичные счетчики.
- 10. Кольцевые счетчика Джонсона, построение схем с коэффициентом пересчета K=5 и K=6.
- 11. Десятичные счетчики и счетчики с произвольным коэффициентом пересчета.
- 12. Цифро-аналоговые преобразователи.
- 13. Аналого-цифровые преобразователи.
- 14. АЦП параллельного преобразования.
- 15. АЦП поразрядного уравновешивания.

3. Описание показателей и критериев оценивания индикаторов достижения компетенций, описание шкал оценивания

Показатель оценивания – описание оцениваемых основных параметров процесса или результата деятельности.

Критерий оценивания – признак, на основании которого проводится оценка по показателю.

Шкала оценивания – порядок преобразования оцениваемых параметров процесса или результата деятельности в баллы.

Показатели, критерии и шкала оценивания заданий текущего контроля приведены в таблице 3.1 - 3.2.

Таблица 3.1

для очной и заочной формы обучения

№ п/п	Материалы, необ- ходимые для оцен- ки индикатора до- стижения компе- тенции	Показатель оценивания	Критерии оценивания	Шкала оцени- вания
1	Лабораторные			56

№ п/п	Материалы, необ- ходимые для оцен- ки индикатора до- стижения компе- тенции	Показатель оценивания	Критерии оценивания	Шкала оцени- вания
	работы			
2	Тестовые вопросы			14
	ИТОГО макси- мальное количе- ство баллов			70
		Пожиму разражарии	Присутствует	2
		Наличие заготовки	Отсутствует	0
			Получены правильные ответы на вопросы	2
	Лабораторные работы (4 работы)	Правильность ответа на вопрос	Получены частично пра- вильные ответы	1
		_	Получены неправильные ответы	0
		Соответствие мето-	Соответствует	2
1		дике выполнения	Не соответствует	0
			Работа выполнена в срок	2
		Срок выполнения	Работа выполнена с опоз- данием на 2 недели	1
		работы	Работа выполнена с опоз- данием на 4 недели и бо- лее	0
		T	Выводы носят конкретный характер	2
		Точность выводов	Выводы носят формаль- ный характер	0
		Итого максимальное количество баллов за лабораторную работу		10
	Практические зада-	П	Получен правильный ответ на вопрос	1
2	ния в виде тестовых вопросов (30 вопросов)	Правильность ответа	Получен неправильный ответ на вопрос	0
		Итого максимальное к квиум	14	
	ИТОГО макси- мальное количе- ство баллов			70

№ п/п	Материалы, необ- ходимые для оцен- ки индикатора до- стижения компе- тенции	Показатель оценивания	Критерии оценивания	Шкала оценивания
1	Пояснительная за- писка к курсовому проекту			35
2	Графические мате- риалы			35
ИТО	ГО максимальное ко	личество баллов		70
		1. Соответствие исходных данных вы-	Соответствует	5
		данному заданию	Не соответствует	0
		2. Обоснованность принятых техниче- ских, технологиче-	Все принятые реше- ния обоснованы	20
	Пояснительная записка к курсовому проекту	ских и организационных решений, подтвержден-	Принятые решения частично обоснованы	10
1		ная соответствующими расчетами	Принятые решения не обоснованы	0
		3. Использование со-	Использованы	5
		временных методов проектирования	Не использованы	0
		4. Использование современного про-	Использовано	5
		граммного обеспечения	Не использовано	0
Итого максимальное количество баллов по п. 1			35	
	Графические материалы	1. Соответствие разработанных чертежей пояснительной записки	Соответствует	10
			Не соответствует	0
2		2. Соответствие раз-	Соответствует	15
2		работанных чертежей требованиям ГОСТ	Не соответствует	0
		3. Использование современных средств	Использовано	10
		автоматизации проек- тирования	Не использовано	0
Итого максимальное количество баллов по п. 2				35

№ п/п	Материалы, необ- ходимые для оцен- ки индикатора до- стижения компе- тенции	Показатель оценивания	Критерии оценивания	Шкала оценивания
ИТОГО максимальное количество баллов				70

4. Методические материалы, определяющие процедуры оценивания индикаторов достижения компетенций

Процедура оценивания индикаторов достижения компетенций представлена в таблицах 4.1-4.2.

Формирование рейтинговой оценки по дисциплине

Таблица 4.1

для очной формы обучения 3 семестра 2 курса

Вид контроля	Материалы, необходимые для оценки индикатора достижения компетенции	Максимальное количество баллов в про- цессе оцени- вания	Процедура оценивания
1. Текущий контроль успеваемости	Лабораторные работы, Тестовые вопросы	70	Количество баллов определяется в соответствии с таблицей 3 Допуск к зачету ≥ 50 баллов
2. Промежуточная аттестация	Перечень вопросов к зачету	30	получены полные ответы на вопросы — 2530 баллов; получены достаточно полные ответы на вопросы — 2024 балла; получены неполные ответы на вопросы или часть вопросов — 1120 баллов; не получены ответы на вопросы или вопросы не раскрыты — 010 баллов.
	ИТОГО	100	
3. Итоговая оценка	«Зачтено» - 60-100 баллов «Незачтено» - менее 59 баллов (вкл.)		

Таблица 4.2

для очной формы обучения 4 семестра 2 курса

Вид контроля	Материалы, необходимые для оценивания	Максимальное количество баллов в про- цессе оцени- вания	Процедура оценивания
1. Текущий контроль	Курсовой проект	70	Количество баллов определяется в соответствии с таблицей 4 Допуск к защите курсового проекта > 45 баллов
2. Промежуточная аттестация	Защита курсового проекта	30	Пример: получены полные ответы на вопросы — 2530 баллов; получены достаточно полные ответы на вопросы — 2024 балла; получены неполные ответы на вопросы или часть вопросов — 1120 баллов; не получены ответы на вопросы не раскрыты — 010 баллов.
	ИТОГО	100	
3. Итоговая оценка	«Отлично» - 86-100 баллов «Хорошо» - 75-85 баллов «Удовлетворительно» - 60-74 баллов «Неудовлетворительно» - менее 59 баллов (вкл.)		

Процедура проведения зачета осуществляется в форме письменного ответа на вопросы билета.

Билет к зачету содержит два вопроса из перечня вопросов промежуточной аттестации п.2.

Разработчик рабочей программы, доцент кафедры «Электрическая связь» 30. 03. 2023 г.

Яковлев